

СПЕЦИАЛИЗИРОВАННЫЙ КОНТРОЛЛЕР ПРОГРАММИРОВАНИЯ ПАМЯТИ

ОСНОВНЫЕ ХАРАКТЕРИСТИКИ

Микросхема предназначена для программирования в составе аппаратуры микросхем ЭСППЗУ и флэш-памяти под управлением персонального компьютера с использованием интерфейса стандарта IEEE 1149.1 (JTAG).

Микросхема позволяет программировать микросхемы памяти отечественного и зарубежного производства, имеющие шину данных, разрядностью 8 бит, шину адреса, разрядностью не более 19 бит и напряжение питания 5 В.

Разрядность шины данных программируемых микросхем, бит8
 Разрядность шины адреса программируемых микросхем, бит16
 Количество одновременно программируемых микросхем, шт4
 Напряжение питания, В.....+5±10%
 Температурный диапазон, °С.....от -60 до +125
 Тип корпуса.....H16.48-1В

Микросхема изготавливается по КМОП технологии и имеет ТТЛ-совместимые входы и выходы.

НАЗНАЧЕНИЕ ВЫВОДОВ

Обозначение	Назначение
B	Входная шина В
AH	Входная шина AH
AZ	Вход сигнала перевода шины А в «третье» состояние
CLK	Вход сигнала синхронизации
TDI	Вход данных в последовательном коде
TCK	Вход синхронизации последовательных данных
TMS	Вход выбора режима
SEL	Вход управления задержкой при трансляции сигналов
RST	Вход асинхронного сброса
BD	Выходная шина BD
A	Выходная шина адреса
CE0	Выход сигнала CE0
CE1	Выход сигнала CE1
CE2	Выход сигнала CE2
CE3	Выход сигнала CE3
CS	Выход сигнала CS
D	Двунаправленная шина данных
WE	Выход сигнала разрешения записи
TDO	Выход данных в последовательном коде

СТРУКТУРНАЯ СХЕМА

