

# 1986BE91T

## Характеристики

### Ядро:

- ARM 32-битное RISC-ядро Cortex™-M3 ревизии 2.0, тактовая частота до 80 МГц,
- производительность 1.25 DMIPS/МГц (Dhrystone 2.1) при нулевой задержке памяти;
- блок аппаратной защиты памяти MPU;
- умножение за один цикл, аппаратная реализация деления.

### Память:

- встроенная энергонезависимая Flash-память программ размером 128 Кбайт;
- встроенное ОЗУ размером 32 Кбайт;
- контроллер внешней шины с поддержкой микросхем памяти СОЗУ, ПЗУ, NAND Flash.

### Питание и тактовая частота:

- внешнее питание 2,2 ÷ 3,6 В;
- встроенный регулируемый стабилизатор напряжения на 1,8 В для питания ядра;
- встроенные схемы контроля питания;
- встроенный домен с батарейным питанием;
- встроенные подстраиваемые RC генераторы 8 МГц и 40 кГц;
- внешние кварцевые резонаторы на 2 ÷ 16 МГц и 32 кГц;
- встроенный умножитель тактовой частоты PLL для ядра;
- встроенный умножитель тактовой частоты PLL для USB.

### Режим пониженного энергопотребления:

- режимы Sleep, Deep Sleep и Standby;
- батарейный домен с часами реального времени и регистрами аварийного сохранения.

### Аналоговые модули:

- два 12-разрядных АЦП (до 16 каналов);
- температурный датчик;

- двухканальный 12-разрядный ЦАП;
- встроенный компаратор.

#### **Периферия:**

- контроллер DMA с функциями передачи Периферия-Память, Память-Память;
- два контроллера CAN интерфейса;
- контроллер USB интерфейса с функциями работы Device и Host;
- контроллеры интерфейсов UART, SPI, I2C;
- три 16-разрядных таймер-счетчика с функциями ШИМ и регистрации событий;
- до 96 пользовательских линий ввода-вывода.

#### **Отладочные интерфейсы:**

- последовательные интерфейсы SWD и JTAG